

Santo Maggio

===== Esperienze di lavoro precedenti

- 2018 – 2022 **Senior Optical Transceiver Manager, Nokia, Vimercate**
Gestione di moduli ottici per applicazioni di rete 100GE e 400GE.
Stesura delle specifiche dei moduli ottici, controllo del progetto di realizzazione, qualifica ottica.
- 2016 – 2018 **Ingegnere Hardware Senior, Nokia Shanghai Bell, Shanghai**
Progettista hardware di circuiti critici per gli apparati di telecomunicazioni.
Alimentazione in AC, realizzazione di modelli di simulazione per il controllo di parametri tipo efficienza, fattore di potenza e THD.
- 2009 – 2016 **Responsabile Dipartimento Hardware, Alcatel-Lucent Shanghai Bell, Shanghai**
Gestione della Ricerca e Sviluppo per la linea di prodotti delle reti ottiche di trasporto.
Coordinamento del dipartimento hardware per apparati TDM e WDM.
Sistemi ottici per distanze brevi e lunghe, integrità dei segnali elettrici ad elevata velocità, FPGA, sbroglio di circuiti stampati, progettazione meccanica di una scheda elettrica, microcontrollori.
- 2007 – 2009 **Dirigente dell'Ingegneria Industriale, Alcatel-Lucent, Vimercate**
Industrializzazione dei prodotti, definizione del processo, strategia dei test, miglioramento della qualità della fabbrica.
- 2001 – 2007 **Responsabile del laboratorio hardware, Alcatel-Lucent, Vimercate**
Sviluppo di un apparato di telecomunicazioni, PBA, progettazione di un FPGA, integrazione a livello di sistema, supporto alla fabbrica e ai clienti.
- 1996 – 2001 **Responsabile di progetto, Alcatel, Vimercate**
Gestione di un progetto, ciclo di vita di un prodotto.
- 1995 – 1996 **Ingegnere di sistema della rete di trasporto, Alcatel, Vimercate**
Topologia delle reti ottiche, definizione dell'architettura di un apparato di telecomunicazione ottica, analisi e controllo dei costi.
- 1994 – 1995 **Ingegnere di sistema della rete di accesso, Alcatel, Vimercate**
Topologie delle reti di accesso, ADSL, PON.
- 1991 – 1994 **Responsabile di gruppo di progettazione, Alcatel, Vimercate**
Progettazione di un ripartitore numerico, progettazione hardware e firmware, integrazione di sistema, validazione di sistema, Asic, qualifica con il cliente.
- 1988 – 1991 **Progettista hardware, Telettra, Gorgonzola**
Progettazione di schede elettroniche, applicazioni nelle reti di accesso, progettazione di circuiti digitali e analogici.
- 1987 – 1988 **Progettista software, Alenia S.p.A., Nerviano**
Progettazione di software grafico, linguaggio di programmazione ADA, ingegneria del software, standard militari.

===== Formazione scolastica

- 1986 **Ingegneria Elettronica**, indirizzo telecomunicazioni
Laurea quinquennale vecchio ordinamento, *Università di Padova*, 107/110.
Agromento della tesi di laurea: simulazione della propagazione di un fascio ottico

===== Lingue

- Italiano **Madre lingua**
Inglese **Fluente**
Francese **Scolastico**
Cinese **Principiante**

===== Brevetti

- 2003 **Enhanced transport of Ethernet traffic over a transport SDH/SONET network.**
Brevetto Europeo EP1339198
Santo Maggio, Massimo Panonzini, Alberto Pessina, Elena Pozzoli, Giuseppe Sorbara e Marco Ghisio
- 2001 **Improved interface system for synchronous hierarchy telecommunications networks.**
Brevetto Europeo EP1211834 A2
Giovanni Traverso, Orsola Pais Golin, Luca Razzetti, Lucia Bianchi e *Santo Maggio*
- 2000 **Method for recovering a clock signal in a telecommunications system and circuit thereof.**
Brevetto USA 6934347
Santo Maggio, Paolo Taina e Massimiliano Rutar
- 2000 **Delay-locked loop circuit.**
Brevetto USA 6414526
Jesus Guinea, Luciano Tomasini e *Santo Maggio*
- 1999 **Conversion between CMI and NRZ.**
Brevetto Canadese 2308047
Massimo Panonzini e *Santo Maggio*
- 1999 **An improved delay-locked loop circuit.**
Brevetto Europeo EP1094608
Jesus Guinea e *Santo Maggio*

===== Articoli

- 2013 **Free-space optical backplane prototype for telecommunication equipment in the petabit/s range**
Bell Labs Technical Journal (Volume: 18, Data di pubblicazione: 3 dicembre 2013)
Santo Maggio, Qingnan Zhang e Zhongxu Zhao